

Mestrado Integrado em Engenharia Electrónica e Telecomunicações

Horário do 4º Ano

Ano lectivo 2016/2017, 1º Semestre

	8-9	9-10	10-11	11-12	12-13	13-14	14-15	15-16	16-17	17-18	18-19	19-20
2ª-feira		E3 P1 ANR 4.3.17		EP P2 LFA 4.3.19			SO T1 ACP ANF V	SC2 T1 JFR PPM ANF V	E3 T1 EVM ANF V	PDS T1 AMT ANF V	SO OT1 ??? ANF V	
		SO P02 ACP 4.1.06		SC2 P2 JFR 4.1.04							EP OT1 ??? 4.1.32	
		SC2 P1 JFR 4.1.04		SO P05 ACP 4.1.06								
3ª-feira		SO P10 ACP 4.2.25		E3 P4 LFA 4.3.17			EP P3 AM 4.3.19	E3 P6 EVM 4.3.17			SC2 OT1 ??? 4.2.16	
		E3 P3 LFA 4.3.17					E3 P5 EVM 4.3.17	EP P4 AM 4.3.19				
							PDS P3 AMT 4.1.04	SO P15 JMR 4.1.06				
							SC2 P3 JFR 4.1.04					
							SO P08 JMR 4.1.06					
4ª-feira		PDS P2 JNV 4.1.06		E3 T1 EVM ANF IV	EP T1 JEO ANF V							
5ª-feira		SO P13 MOS 4.2.25					SO T1 ACP ANF V	EP P5 JEO 4.3.19	EP P6ME JEO 4.3.19			
6ª-feira		PDS T1 AMT ANF IV	PDS P4 AMT 4.1.04	SC2 T1 JFR PPM ANF V			EP T1 JEO ANF V					
			SC2 P5 PPM 4.1.06									

EP Electrónica de Potência
 E3 Electrónica III
 PDS Processamento Digital de Sinal
 SC2 Sistemas de Comunicação II
 SO Sistemas de Operação