

Mestrado Integrado em Engenharia Electrónica e Telecomunicações

Horário do 1º Ano

Ano lectivo 2016/2017, 1º Semestre

	8-9	9-10	10-11	11-12	12-13	13-14	14-15	15-16	16-17	17-18	18-19	19-20
2ª-feira		ISdig TP1 IOU 11.1.3		ISdig P101 IOU 23.2.13			P1 TP2 JAM 23.1.5	P1 P03 JAM 23.2.10	P1 PR05 ORP 23.2.7			
				ISdig P102 AO 23.2.14				P1 P02 JMM 23.2.13	P1 PR06 BSS 23.2.14			
								P1 P04 SKL 23.2.11			P1 OT1 ??? 23.2.14	
3ª-feira		ISdig P105 FMS 23.2.10		ISdig PR3 ANR 23.2.5				P1 TP4 JAM 23.1.6	P1 P09 JMM 23.2.10	P1 OT2 ??? 23.2.14		
		ISdig P104 ANR 23.2.8						P1 TP3 SKL 23.1.5	P1 P08 BSS 23.2.8	P1 OT3 ??? 23.2.13		
		ISdig OT?? 23.2.5							P1 P11 AAR 23.2.13			
									P1 P12 JAM 23.2.14			
									P1 PR19 ML 23.2.7			
									P1 P10 SKL 23.2.11			
4ª-feira		labE TP5 PP 4.3.03		ISdig TP3 AFS 11.1.3			ISdig OT?? 23.2.5					
		labE TP6 FMS 4.3.19										
		labE TP8 ANC 4.3.32										
		ISdig TP2 AGC 11.1.3										
5ª-feira		labE TP4 FMS 4.3.19		ISdig P115 IOU 23.2.5				P1 TP5 JMM 23.1.5	P1 P13 SKL 23.2.14	P1 OT4 ??? 23.2.14		
		labE TP2 EVM 4.3.20		ISdig OT?? 23.2.4			P1 PR21 SKL 23.2.14	P1 P14 AAR 23.2.8	P1 OT5 ??? 23.2.13			
		ISdig PR6 AFS 23.2.5						P1 P17 ASP 23.2.13				
		ISdig PR8 IOU 23.2.4						P1 PR20 IOU 23.2.7				
		ISdig P109 ASP 23.2.10										
		ISdig P110 ANR 23.2.11										
6ª-feira		labE TP1 ANC 4.3.17		ISdig P114 ANR 23.2.11					labE OT?? 4.3.17			
		labE TP7 ARN 4.3.03		labE OT?? 4.2.14								
		labE TP3 MBC 4.3.19										
		ISdig P111 AFS 23.2.10		ISdig P113 ASP 23.2.4								
		ISdig P112 ASP 23.2.11										

ISdig Introdução aos Sistemas Digitais
 labE Laboratórios de Electrónica
 P1 Programação I

Horário parcial